東芝インテリジェントパワーデバイス シリコンモノリシックパワーMOS型集積回路

TPD2005F

モータ、ソレノイド、ランプドライブ用 ハイサイドパワースイッチアレイ (8 チャネル)

TPD2005F は縦型パワーMOS FET 出力のハイサイドスイッチアレイ (8 チャネル) で、CMOS、TTL ロジック回路 (MPU など) から直接ドライブができ、過電流、過熱保護機能を備えたモノリシックパワーIC です。

特長

- nch パワーMOS FET とチャージポンプを 8 チャネル内蔵したハイサイド スイッチアレイです。
- マイクロプロセッサから電力負荷を直接ドライブできます。
- 過熱、負荷ショートに対する保護機能を内蔵しています。
- 8チャネル入りのため、省スペース設計ができます。

動作電源電圧が高い。 :40V

オン抵抗が小さい。 : 1.2Ω(最大) @VDD = 12V, IO = 0.5A (各チャネル)

パラ動作ができます。

● 動作電流が小さい。 :5mA (最大)@VDD = 40V, VIN = 0V

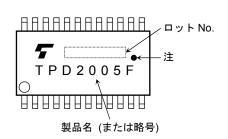
● SSOP-24 パッケージ (300mil) で、梱包形態はエンボステーピングです。

SSOP24-P-300-1.00C 質量: 0.29g (標準)

ピン接続

(TOP VIEW) 24 N.C. V_{DD} 1 23 N.C. GND 2 22 OUT1 IN1 3 IN2 4 21 OUT2 20 OUT3 IN3 5 IN4 6 19 OUT4 18 OUT5 IN5 7 17 OUT6 IN6 8 16 OUT7 IN7 9 15 OUT8 IN8 10 14 N.C. GND 11 13 N.C. V_{DD} 12

現品表示



注:ドット表示は、製品ラベルに記載される表示を識別するものです。

ドットなし: [[Pb]]/INCLUDES > MCV

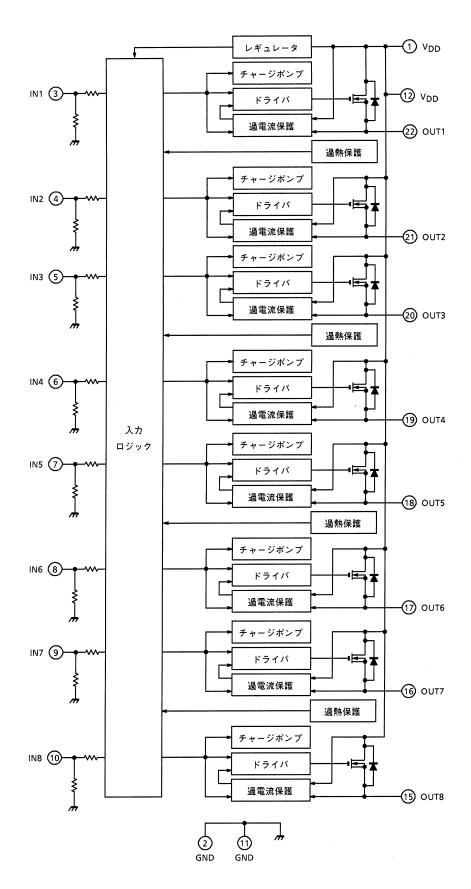
ドットあり: [[G]]/RoHS COMPATIBLE or [[G]]/RoHS [[Pb]]

本製品の RoHS 適合性など、詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。

RoHS 指令とは、「電気電子機器に含まれる特定有害物質の使用制限 (RoHS) に関する 2011 年 6 月 8 日付けの欧州議会および欧州理事会の指令 (EU 指令 2011/65/EU)」のことです。

この製品は MOS 構造ですので取り扱いの際には静電気にご注意ください。

ブロック図

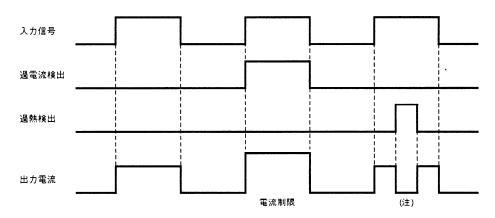


2

端子説明

端子番号	端子記号	端子の説明
1	V_{DD}	電源端子。内部で 12 ピンと接続されています。
2	GND	接地端子。内部で 11 ピンと接続されています。
3	IN1	チャネル 1 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
4	IN2	チャネル 2 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
5	IN3	チャネル 3 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
6	IN4	チャネル 4 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
7	IN5	チャネル 5 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
8	IN6	チャネル 6 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
9	IN7	チャネル 7 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
10	IN8	チャネル 8 の入力端子。プルダウン抵抗 (100kΩ標準) 内蔵。
11	GND	接地端子。内部で2ピンと接続されています。
12	V_{DD}	電源端子。内部で1ピンと接続されています。
13	N.C.	_
14	N.C.	_
15	OUT8	チャネル8の出力端子。
16	OUT7	チャネル7の出力端子。
17	OUT6	チャネル 6 の出力端子。
18	OUT5	チャネル 5 の出力端子。
19	OUT4	チャネル4の出力端子。
20	OUT3	チャネル 3 の出力端子。
21	OUT2	チャネル 2 の出力端子。
22	OUT1	チャネル 1 の出力端子。
23	N.C.	_
24	N.C.	_

タイミングチャート



(注): 過熱保護回路はヒステリシスを持っており、過熱検出後、ジャンクション温度が過熱検出温度よりヒステリシス分(10℃標準)温度が下がると正常動作に復帰します。

真理値表

入力	出力	動作状態
L	L	正常
Н	Н	шт
L	L	過電流保護
Н	内部制限	四 电
L	L	過熱保護
Н	L	地水体 接

絶対最大定格 (Ta = 25°C)

		項目			記号	定格	単位
電	源	電		圧	V_{DD}	45	V
入	カ	電		圧	V_{IN}	- 0.5 ~ 7	V
۲	レイン	・ソー	ス『	1 圧	V_{DS}	60	V
出	カ	電		流	Io	内部制限	Α
総	許容排	美 失 (T	a = 2	25°C)	PT	0.8	W
	(全チャ	ァネル動	1作)			1.2 (注)	VV
エ	ネル	ギー	耐	刪	E _{AS}	10	mJ
動	作	温		度	T _{opr}	-40~85	°C
接	合	部	温	度	Tj	150	°C
保	存	温		度	T _{stg}	-55∼150	°C

注: 本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

熱抵抗特性

項目	記号	定格	単位	
総 熱 抵 抗 (接 合 - 外 気 間)	Σ Pu. (° -)	156.3	°C / W	
(全チャネル動作、Ta = 25°C)	ΣR _{th (j–a)}	104.2 (注)	0 7 ٧	

注: 60mm×60mm×1.6mm ガラスエポキシ基板実装時 (DC)

電気的特性 (特に指定のない場合は、V_{DD} = 8~40V、Tj = 25°C)

	項目					記号	測定 回路	測定条件	最小	標準	最大	単位
動	作	電	源	電	圧	V _{DD} (opr)	_	_	8	_	40	V
消		費	電		流	I _{DD}	_	V _{DD} = 40V, V _{IN} = 0V	_	_	5	mA
入	カ	電圧	"L"	レベル		V _{IL}	_	_	_	_	1.5	V
	71	电	"H"	レベル	•	V _{IH}	_	_	3.5	_	_	
入		カ	電		流	I _{IL}	_	V _{DD} = 24V, V _{IN} = 0V	-10	_	10	μΑ
		71	电		ŊΙL	I _{IH}	_	V _{DD} = 24V, V _{IN} = 5V	_	50	200	
オ		ン	抵		抗	R _{DS} (ON)	_	V _{DD} = 12V, I _O = 0.5A	_	0.9	1.2	Ω
出	カ	IJ	ー ク	電	流	l _{OL}	_	V _{DD} = 40V, V _{IN} = 0V	_	_	100	μΑ
過	Ē		流	検	出	IS	_	_	1	_	3	Α
過	熱	検 出	温		度	T _{SD}	_	_	_	160	_	°C
迥	#K.	1天 工		テリシ	ノス	ΔT _{SD}	_	_	_	10	_	C
ス	,	ッチ	チン・	ブー時	間・	t _{ON}	1	V = 12V D: = 240	_	11	200	
^	71	ッテ	J 5	/		toff		$V_{DD} = 12V, R_L = 24 \Omega$	_	4	50	μs

保護回路動作説明

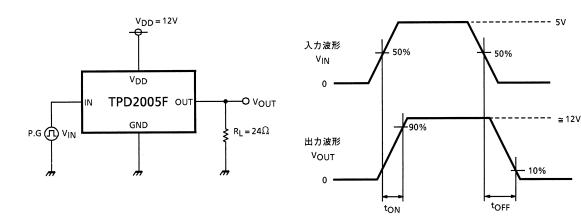
- (1) 過熱検出
 - 過熱検出回路は 4 回路内蔵しています。過熱検出は ch1 と ch2、ch3 と ch4、ch5 と ch6、ch7 と ch8 の組み合わせで回路構成されており、いずれかの回路が過熱を検出した場合には 2 つのチャンネル(例えば ch1 と ch2)の出力をオフさせるロジック構成になっています。
 - 過熱検出回路はヒステリシスを持っており、過熱検出後、ジャンクション温度が過熱検出温度よりヒステリシス分 (10°C 標準) 温度が下がると、正常動作に復帰します。

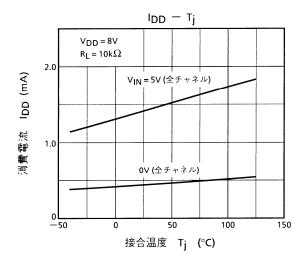
(2) 過電流検出

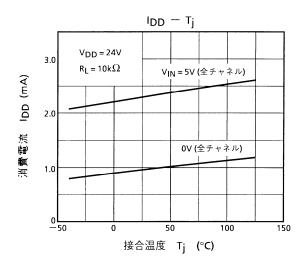
• 過電流を検出すると電流リミッタ動作になり、出力電流を制限します。負荷電流が過電流検出値以下になると正常動作に復帰します。

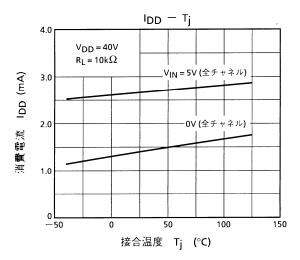
測定回路 1

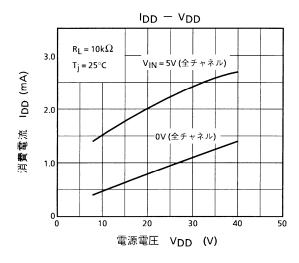
スイッチング時間

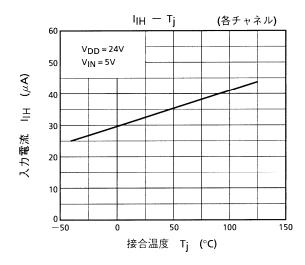


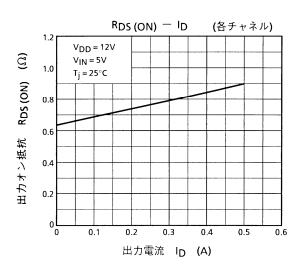


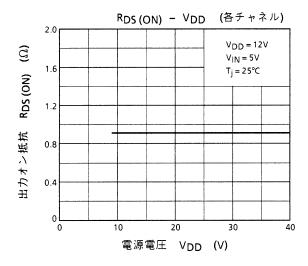


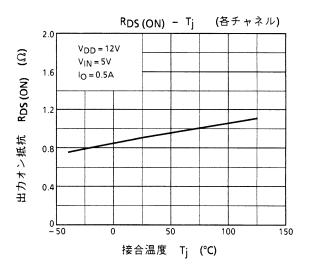


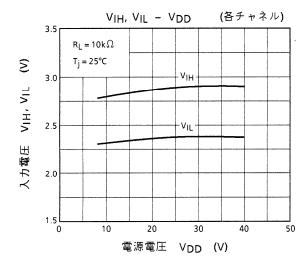


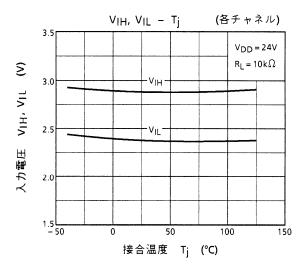


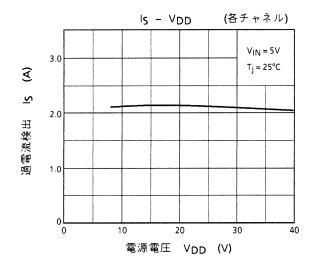


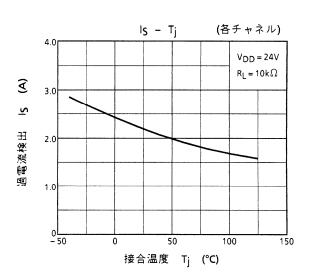


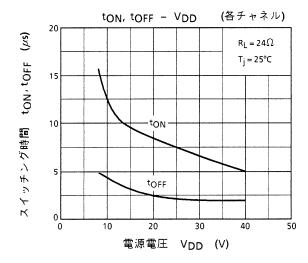


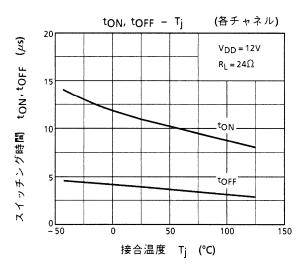


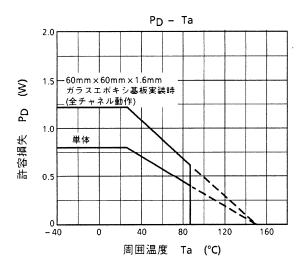


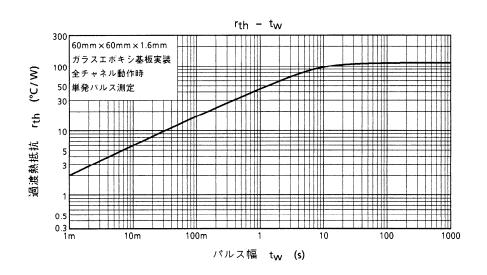












8

使用上の注意

- 1. バッテリーなどの逆接保護は内蔵されておりませんので、外部回路にて対策してください。
- 2. 出力端子の負バイアス保護回路を内蔵しておりませんので、出力端子に負バイアスが印加される場合には、OUT-GND 間にかならず逆起電圧吸収用ダイオード (FWD) を接続してください。

防湿梱包に関する注意事項

防湿梱包開封後は30°C・RH60%以下の環境で48時間以内に実装してください。

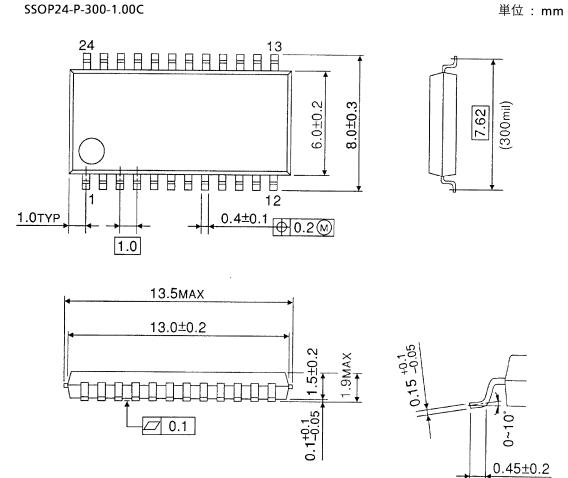
エンボステーピングのため、ベーキング処理ができませんので、かならず防湿梱包開封後の許容範囲内にてご 使用願います。

テーピングの標準梱包数量は、2000個/リール (EL1)です。

9

外形図

SSOP24-P-300-1.00C



質量: 0.29g (標準)

製品取り扱い上のお願い

- ◆ 本資料に掲載されているハードウエア、ソフトウエアおよびシステム(以下、本製品という)に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を 得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報(本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど)および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器(以下"特定用途"という)に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- ◆ 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して 当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証(機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。)をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。 本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を 十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより 生じた損害に関して、当社は一切の責任を負いかねます。

Mouser Electronics

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

Toshiba:

TPD2005F(EL,F)